

## Темы ДОКЛАДОВ и рефератов

1. Функциональные схемы и узлы ЭВМ. Триггеры
2. Функциональные схемы и узлы ЭВМ. Регистры
3. Функциональные схемы и узлы ЭВМ. Счетчики
4. Функциональные схемы и узлы ЭВМ. Сумматоры
5. Функциональные схемы и узлы ЭВМ. Шифраторы
6. Функциональные схемы и узлы ЭВМ. Дешифраторы
7. Функциональные схемы и узлы ЭВМ. Мультиплексоры
8. Функциональные схемы и узлы ЭВМ. Демультимплексоры
9. Функциональные схемы и узлы ЭВМ. Компораторы
- 10.Схемотехника логических элементов
- 11.Схемотехника цифровых устройств
- 12.Карты Карно и таблицы истинности для описания логики функциональных схем
- 13.Магистрально-модульное устройство ПК.
- 14.Архитектура и типы схем оперативного запоминающего устройства (ОЗУ).
- 15.Классификация вычислительных платформ
- 16.Принципы повышения производительности процессоров
- 17.Конвейеризация вычислений
- 18.Параллелизм. Параллельные вычислительные системы
- 19.Скалярные процессоры
- 20.Векторные процессоры
- 21.Ассоциативные процессоры
- 22.Принципы вычислений в многопроцессорных и многоядерных системах
- 23.Технологии, поддерживаемые процессорами, тепловая защита, энергосбережение, антивирусная защита
- 24.Кэш-память
- 25.Международные стандарты: EnergyStar, TCO. ГОСТ Р 51387-99. Современные энергосберегающие элементы.
- 26.Классификация ПО компьютерных систем
- 27.Архитектуры вычислительных систем, принципы построения
- 28.Принципы управления ресурсами ВС, организация доступа к этим ресурсам
- 29.Ассемблеры. Назначения, возможности, особенности
- 30.Виды памяти, их устройство и архитектура